

## CONCURSO PARA ATRIBUIÇÃO DE BOLSA(S)

### Cargo/posição/bolsa:

<b>Referência:</b>	AE2018-0222 ( EU-SysFlex - CPES ) INESC TEC - Instituto de Engenharia de Sistemas e Computadores, Tecnologia e Ciência
<b>Cargo/posição/bolsa:</b>	Investigação (BI)
<b>Localidade:</b>	Porto
<b>Área científica:</b>	Genérica: COMPUTER SCIENCE,ENGINEERING Específica: Programming,Electrical engineering,Informatics

### Resumo do anúncio:

**O INESC TEC abre concurso para a atribuição de 2 Bolsa(s) de Investigação para Mestre .**

<b>Projeto:</b>	Pan-European system with an efficient coordinated use of flexibilities for the integration of a large share of RES
<b>Orientador Científico:</b>	Bernardo Silva
<b>Duração da bolsa:</b>	de 2018-09-12 a 2019-09-11 ( 12 ) . A bolsa poderá ser renovada por períodos adicionais até ao limite máximo de vigência do projeto ou de duração da bolsa no âmbito do qual foi selecionado, ou de outro projeto, desde que enquadrado total ou parcialmente na área de trabalho do presente concurso e que contribua de forma coerente para a formação em curso.
<b>Local de trabalho:</b>	INESC TEC, Porto, Portugal

### Texto do anúncio:

**Área de trabalho:** Sistemas Elétricos de Energia

**Descrição do Trabalho:** O trabalho encontra-se enquadrado no projeto europeu H2020 EU-SYSFLEX que visa eliminar as barreiras atuais dos mercados de eletricidade e da regulação europeias para permitir a participação ativa, nos serviços de balanço, através da exploração das distintas fontes potenciais de flexibilidade. A utilização das flexibilidades deve ser coordenada entre as redes de transmissão e distribuição e deve permitir atingir metas de integração segura de fontes renováveis acima de 60%, nos sistemas elétricos europeus.

**Objetivos:** Desenvolvimento de tarefas relacionadas com a plataforma de flexibilidade para a coordenação entre os DSO e TSO, quer de potência ativa, como reativa, num ambiente de mercado. O desenvolvimento desta ferramenta de gestão de flexibilidade (flexibility hub) pressupõe também a descrição de System Use Cases (SUC) e o desenho da arquitetura para posterior implementação no demonstrador português.

<b>Habilitações académicas:</b>	Mestrado em Engenharia Eletrotécnica, Ciência dos Computadores, Informática ou similar.
<b>Requisitos mínimos:</b>	Conhecimento de linguagens de programação. Fluência em Inglês.
<b>Fatores de preferência:</b>	Conhecimentos de sistemas elétricos. Experiência no desenvolvimento de estudos de comportamento estacionário do sistema elétrico e mercados de eletricidade.
<b>Valor mensal da bolsa:</b>	€ 980,00 (Mestrado) conforme tabela de valores das bolsas atribuídas diretamente pela FCT , pago por transferência bancária, podendo o bolseiro auferir remunerações adicionais, na sequência de um processo de avaliação trimestral (Artºs 12º e 13º do Regulamento de Bolsas do INESC TEC e Anexo II), até um limite máximo de 50% do valor mensal da bolsa.

**Duração do Projeto:** 2017-11-01 a 2021-10-31

**Entidade Financiadora:** CE

A contratação será regida pelo estipulado na legislação em vigor relativa ao [Estatuto do Bolsheiro de Investigação](#) , aprovado pela Lei nº 40/2004, de 18 de Agosto, alterado e republicado pelo Decreto-Lei nº 202/2012, de 27 de agosto e alterado pelo Decreto-Lei nº 233/2012, de 29 de outubro e pela Lei nº 12/2013, de 29 de janeiro, e Decreto-Lei nº 89/2013 de 9 de julho, bem como pelo [Regulamento de Bolsas INESC TEC](#) , aprovado pela Fundação para a Ciência e a Tecnologia em 12 de janeiro de 2011 e pelo Regulamento de Bolsas de Investigação da FCT em vigor .

Para mais informações consultar o [Regulamento de Bolsas INESC TEC](#) e respetivos anexos em [www.inesctec.pt/bolsas](http://www.inesctec.pt/bolsas)

**Métodos de avaliação:** Avaliação curricular baseada nos critérios referidos no Art.º 7º do [Regulamento de Bolsas INESC TEC](#) e incluirá entrevista individual na fase final do processo de seleção, com a respetiva valoração 90 % avaliação curricular ( 40 % Curriculum, 30 % Domínios científicos e 20 % Experiência) e 10 % Entrevista . Só serão chamados para a entrevista os candidatos que obtiverem no mínimo 70% na avaliação curricular (CV + Domínio Científico + Experiência).

**Júri de Seleção:** Presidente do Júri: Prof. Bernardo Silva ;  
Vogal Efetivo: Prof. Ricardo Jorge Bessa ;  
Vogal Suplente: Prof. José Villar ;

**Notificação dos resultados:** Os resultados do processo de seleção serão divulgados aos interessados por correio eletrónico, nos termos referidos no Artº 8º do [Regulamento de Bolsas INESC TEC](#) .

**Período de candidatura:** De 2018-08-08 a 2019-08-30

**Submissão candidaturas:** Preenchimento de formulário eletrónico em [www.inesctec.pt](http://www.inesctec.pt) na secção [SEJA NOSSO COLABORADOR](#) , anexando Curriculum Vitae, certificado de habilitações ou outros documentos comprovativos relevantes para a apreciação final.