

CONCURSO PARA ATRIBUIÇÃO DE BOLSA(S)

Cargo/posição/bolsa:

Referência:	AE2018-0299 (InteGrid - CPES) INESC TEC - Instituto de Engenharia de Sistemas e Computadores, Tecnologia e Ciência
Cargo/posição/bolsa:	Investigação (BI)
Localidade:	Porto
Área científica:	Genérica: ENGINEERING Específica: Electronic engineering, Systems engineering

Resumo do anúncio:

O INESC TEC abre concurso para a atribuição de 1 Bolsa(s) de Investigação para Mestre .

Projeto:	Demonstration of INTElligent grid technologies for renewables INTEgration and INTERactive consumer participation enabling INTERoperable market solutions and INTERconnected stakeholders
Orientador Científico:	Ricardo Jorge Bessa
Duração da bolsa:	de 2018-11-12 a 2019-11-11 (12) . A bolsa poderá ser renovada por períodos adicionais até ao limite máximo de vigência do projeto ou de duração da bolsa no âmbito do qual foi selecionado, ou de outro projeto, desde que enquadrado total ou parcialmente na área de trabalho do presente concurso e que contribua de forma coerente para a formação em curso.
Local de trabalho:	INESC TEC, Porto, Portugal

Texto do anúncio:

Área de trabalho: Desenho e montagem de PCB Processamento de sinal analógico/digital Programação e teste de protótipos

Descrição do Trabalho: O trabalho implica maturação, validação e teste de soluções de hardware de conversores de potência de ligação à rede elétrica e de estações de controlo de carregamento de veículos elétricos, com implementação do respetivo software de controlo. Será da respons. do candidato acelerar a preparação das soluções INESC TEC para testes no terreno em 2019. Os desenvolv. decorrerão no laboratório do INESC TEC de Redes Elétricas Inteligentes e Veículos Elétricos (REIVE) e no âmbito do projeto InteGrid.

Objetivos: Será exigido que o bolsheiro auxilie, sobre supervisão, no desenho, fabrico e montagem de PCBs para os conversores electrónicos (rede, PV e baterias) e para o controlador de carregamento de EVs. Este irá depois focar-se em processamento de sinal e na implementação do software de controlo para o hardware, baseado em soluções já estabelecidas. Os desenvolvimentos, resultados de testes e descrições de funções deverão ser devidamente documentados.

Habilitações académicas:	Mestrado (Integrado) em Engenharia Electrónica/Electrotécnica/Informática ou equivalente
Requisitos mínimos:	Deve ser um programador fluente e ter noções robustas de princípios de engenharia. O candidato deve apresentar capacidade de aprendizagem e adaptação e ao mesmo tempo autonomia de trabalho.
Fatores de preferência:	É preferida experiência em desenho de electrónica, nomeadamente de conversores de potência. Organização e sensibilidade, capacidade de resolução de problemas e pensamento crítico são valorizados.
Valor mensal da bolsa:	€ 980,00 (Mestrado) conforme tabela de valores das bolsas atribuídas diretamente pela FCT , pago por transferência bancária, podendo o bolsheiro auferir remunerações adicionais, na sequência de um processo de avaliação trimestral (Art's 12º e 13º do Regulamento de Bolsas do INESC TEC e Anexo II), até um limite máximo de 50% do valor mensal da bolsa.

Duração do Projeto: 2017-01-01 a 2020-06-30

Entidade Financiadora: CE

A contratação será regida pelo estipulado na legislação em vigor relativa ao [Estatuto do Bolsheiro de Investigação](#) , aprovado pela Lei nº 40/2004, de 18 de Agosto, alterado e republicado pelo Decreto-Lei nº 202/2012, de 27 de agosto e alterado pelo Decreto-Lei nº 233/2012, de 29 de outubro e pela Lei nº 12/2013, de 29 de janeiro, e Decreto-Lei nº 89/2013 de 9 de julho, bem como pelo [Regulamento de Bolsas INESC TEC](#) , aprovado pela Fundação para a Ciência e a Tecnologia em 12 de janeiro de 2011 e pelo Regulamento de Bolsas de Investigação da FCT em vigor .

Para mais informações consultar o [Regulamento de Bolsas INESC TEC](#) e respetivos anexos em www.inesctec.pt/bolsas

Métodos de avaliação: Avaliação curricular baseada nos critérios referidos no Art.º 7º do [Regulamento de Bolsas INESC TEC](#) e incluirá entrevista individual na fase final do processo de seleção, com a respetiva valoração 70 % avaliação curricular (30 % Curriculum, 25 % Domínios científicos e 15 % Experiência) e 30 % Entrevista .

Júri de Seleção: Presidente do Júri: Prof. Ricardo Jorge Bessa ;
Vogal: Prof. Rui Esteves Araujo ;
Vogal: Prof. Clara Sofia Gouveia ;

Notificação dos resultados: Os resultados do processo de seleção serão divulgados aos interessados por correio eletrónico, nos termos referidos no Artº 8º do [Regulamento de Bolsas INESC TEC](#) .

Período de candidatura: De 2018-10-18 a 2019-11-05

Submissão candidaturas: Preenchimento de formulário eletrónico em www.inesctec.pt na secção [SEJA NOSSO COLABORADOR](#) , anexando Curriculum Vitae, certificado de habilitações ou outros documentos comprovativos relevantes para a apreciação final.