

CONCURSO PARA ATRIBUIÇÃO DE BOLSA(S)

Cargo/posição/bolsa:

Referência:	AE2019-0033 (PEPCC - CTM) INESC TEC - Instituto de Engenharia de Sistemas e Computadores, Tecnologia e Ciência
Cargo/posição/bolsa:	Investigação (BI)
Localidade:	Porto
Área científica:	Genérica: ENGINEERING Específica: Electrical engineering

Resumo do anúncio:

O INESC TEC abre concurso para a atribuição de 1 Bolsa(s) de Investigação para Mestre .

Projeto:	Eficiência energética e desempenho para sistemas embarcados e de HPC com CGRAs customizados
Orientador Científico:	João Canas Ferreira
Duração da bolsa:	de 2019-04-01 a 2019-07-31 (4) - Eventualmente renovável até ao final do projecto ou da dotação orçamental.
Local de trabalho:	INESC TEC, Porto, Portugal

Texto do anúncio:

Área de trabalho: Engenharia Eletrotécnica e de Computadores - Sistemas embarcados reconfiguráveis.

Descrição do Trabalho: O trabalho a realizar focará a investigação e o desenvolvimento de técnicas de análise de cadeias de instruções executadas pelo CPU de forma a gerar automaticamente aceleradores de hardware (a implementar em FPGA). As técnicas focarão o desambiguação de acessos a memória, a identificação de padrões de acesso e a conversão para streaming de dados. Pretende-se que no final o trabalho conduza a 2 artigos em conferências internacionais de prestígio e um artigo numa revista internacional de prestígio.

Objetivos: O objetivo principal é contribuir para a geração eficiente de aceleradores de hardware implementados em FPGA a partir de cadeias de instruções de um CPU. Pretende-se melhorar significativamente a geração de hardware anteriormente proposta por membros do projeto e adicionar a possibilidade de gerar aceleradores de hardware a executarem em data-streaming.

Habilitações académicas:	Mestrado em Engenharia Eletrotécnica e de Computadores ou em áreas equivalentes.
Requisitos mínimos:	Nota média de mestrado igual ou superior a 14 valores.
Fatores de preferência:	Experiência comprovada em implementação de técnicas para análise de código, compilação e aceleradores de hardware. (Co-)Autor de artigos em revistas, conferências ou workshops internacionais .
Valor mensal da bolsa:	€ 980,00 (Mestrado) conforme tabela de valores das bolsas atribuídas diretamente pela FCT , pago por transferência bancária, podendo o bolseiro auferir remunerações adicionais, pelo envolvimento em contratos ou projectos complementares que contribuam para o plano de trabalhos (Artºs 12º e 13º do Regulamento de Bolsas INESC TEC e Anexo II) em conformidade com o nº4 do Artº 5º do Estatuto do Bolseiro - Lei Nº 40/2004, de 18 de Agosto, até um limite máximo de 50% do valor mensal da bolsa.

Duração do Projeto:	2018-10-01 a 2021-09-30
Entidade Financiadora:	Financiado por fundos nacionais através da FCT - Fundação para a Ciência e a Tecnologia, I.P., no âmbito do projeto PTDC/EEI-HAC/30848/2017
A contratação será regida pelo estipulado na legislação em vigor relativa ao Estatuto do Bolseiro de Investigação , aprovado pela Lei nº 40/2004, de 18 de Agosto, alterado e republicado pelo Decreto-Lei nº 202/2012, de 27 de agosto e alterado pelo Decreto-Lei nº 233/2012, de 29 de outubro e pela Lei nº 12/2013, de 29 de janeiro, e Decreto-Lei nº 89/2013 de 9 de julho, bem como pelo Regulamento de Bolsas INESC TEC , aprovado pela Fundação para a Ciência e a Tecnologia em 12 de janeiro de 2011 e pelo Regulamento de Bolsas de Investigação da FCT em vigor .	
Para mais informações consultar o Regulamento de Bolsas INESC TEC e respetivos anexos em www.inesctec.pt/bolsas	

Métodos de avaliação: Avaliação curricular baseada nos critérios referidos no Art.º 7º do [Regulamento de Bolsas INESC TEC](#) e incluirá entrevista individual na fase final do processo de seleção, com a respetiva valoração 70 % avaliação curricular (30 % Curriculum, 20 % Domínios científicos e 20 % Experiência) e 30 % Entrevista .Só serão chamados para a entrevista os candidatos que obtiverem no mínimo 70% na avaliação curricular (CV + Domínio Científico + Experiência).

Júri de Seleção:
Presidente do Júri: Prof. João Canas Ferreira ;
Vogal: Prof. João Manuel Paiva Cardoso ;
Vogal: Prof. José Carlos Alves ;

Notificação dos resultados: Os resultados do processo de seleção serão divulgados aos interessados por correio eletrónico, nos termos referidos no Artº 8º do [Regulamento de Bolsas INESC TEC](#) .

Período de candidatura: De 2019-02-20 a 2019-03-06

Submissão candidaturas: Preenchimento de formulário eletrónico em www.inesctec.pt na secção [SEJA NOSSO COLABORADOR](#) , anexando Curriculum Vitae, certificado de habilitações ou outros documentos comprovativos relevantes para a apreciação final.

